

مراجع درس:

1. Samir Palnitkar, Verilog HDL: A Guide to Digital Design and Synthesis, 2nd Edition, 2003.
2. James M. Lee, VERILOG® QUICKSTART, 3rd Edition, 2002.
3. حسین کریمیان، فریا حیدری، طراحی و مدلسازی مدارهای دیجیتال با Verilog HDL، ۱۳۸۲.

مباحث درس:

۱. آشنایی با FPGA و زبانهای توصیف سخت افزار
۲. زبان برنامه نویسی سخت افزار Verilog HDL
۳. ساختار داخلی FPGA و بلوک های آماده سخت افزاری
۴. آشنایی با نرم افزارهای شبیه سازی
۵. فرآیندهای سنتز، پیاده سازی و برنامه ریزی FPGA
۶. استفاده از هسته های نرم در طراحی مدارات
۷. استفاده از هسته نرم MicroBlaze و فراگیری Embedded Design

ارزشیابی:

کوئیز	۲ نمره
تکلیف	۲ نمره
پروژه	۳ نمره
میان ترم	۶ نمره
پایان ترم	۸ نمره